



Thorium Space to firma zajmująca się projektowaniem oraz budową innowacyjnych pojazdów kosmicznych, satelitów oraz modułów satelitarnych ze szczególnym uwzględnieniem modułów komunikacyjnych w pasmach częstotliwości mmWave (Ku, Ka, E-Band). Thorium Space powstało w wyniku połączenia specjalistycznej wiedzy z ponad 20 letnim doświadczeniem projektowym zdobytym w branży kosmicznej. Największym kapitałem naszej Firmy są ludzie – wybitni specjaliści w swojej dziedzinie, ich wiedza oraz pasja tworzenia nowych rozwiązań z branży technologii kosmicznych. Siedziba Thorium Space mieści się we Wrocławiu, Spółka posiada oddział w centrum Warszawy. W związku z dynamicznym rozwojem obecnie poszukujemy do naszego Zespołu Kandydatki/Kandydata na stanowisko:

Software-Defined Radio Engineer (jun./mid./sen.)

Work in the office in Warsaw, Wrocław or remotely

Primary Responsibilities

As a part of a larger multidisciplinary team, you will participate in the development of advanced signal and data processing algorithms working on FPGA devices. Your main duties at this position will include:

- Participating in research and development of algorithms for the purpose of software-defined radio hardware designs targeting FPGAs & FPGA SoCs,
- Modeling and evaluation of radio signal processing algorithms and systems,
- Collaboration with system designers to implement and test signal processing in simulation and hardware,
- Collaboration with system engineers on creating and refining requirements for SDR based designs,
- Participation in simulation software development and testing,
- Preparation of technical documentation,
- Analyzing state-of-the-art in the field of digital signal processing algorithms and HDL and FPGA implementations.

Requirements:

- Strong fundamentals in digital signal processing for modern communication systems (e.g. basic transforms, filters, aliasing, interpolation, decimation, etc., in time and frequency domains),

- Familiarity with analog radio frequency engineering concepts (e.g. filters, amplifiers, signal up/down conversion, compression, etc.),
- Knowledge of wireless communication technology (e.g. analog & digital modulations, coding, synchronization, OFDM, MIMO, channel capacity, multiple access schemes etc.),
- Good understanding of FPGA development cycle (Xilinx specific preferred),
- Strong grasp of a chosen HDL (VHDL preferred),
- Good understanding of clock-domain-crossing issues and available solutions
- Ability to analyze and resolve complex technical problems efficiently and independently,
- Familiarity with lab equipment (signal analyzers, oscilloscopes, generators, logic probes, etc.),
- Ability to work in multidisciplinary teams working from different remote locations.

Don't meet them all? Not a problem. We encourage that you send us your application even if you do not meet all the above criteria.

Nice-to-haves:

- Experience with a “high-level” FPGA programming (e.g. Vitis HLS),
- Familiarity with FPGA SoCs,
- Experience with verification and testing methodologies and tools,
- Experience with Python or Matlab,
- Familiarity with network interfaces and stacks,
- Familiarity with high-speed interfaces (serdes),
- Knowledge of 5G or LTE systems,
- Knowledge of O-RAN,
- Experience with C/C++ and/or embedded systems,
- Familiarity with GNU Radio.

Region: woj. dolnośląskie, mazowieckie, pomorskie

CV prosimy przesłać na adres: recruitment@thorium.space w tytule maila wpisując nazwę stanowiska z ofert pracy.

Wyrażam zgodę na przetwarzanie moich danych osobowych dla potrzeb niezbędnych do realizacji procesu rekrutacji (zgodnie z ustawą z dnia 10 maja 2018 roku o ochronie danych osobowych (Dz. Ustaw z 2018, poz. 1000) oraz zgodnie z Rozporządzeniem Parlamentu Europejskiego i Rady (UE) 2016/679 z dnia 27 kwietnia 2016 r. w sprawie ochrony osób fizycznych w związku z przetwarzaniem danych osobowych i w sprawie swobodnego przepływu takich danych oraz uchylenia dyrektywy 95/46/WE (RODO).